

033757

Office Action from the Korean Patent Office

발송번호: 9-5-2007-060989432

발송일자: 2007.11.15

제출기일: 2008.01.15

수신 서울 종로구 내자동 세양빌딩 (김.장법률
사무소)

장수길

110-720

YOUR INVENTION PARTNER

특 허 청
의견제출통지서

출 원 인 명 칭 도시바 마쯔시따 디스플레이 테크놀로지 컴퍼니, 리미티드
(출원인코드: 520030266952)
주 소 일본 도쿄도 미나토구 4쵸메 고난 1-8
대 리 인 명 칭 장수길 외 2 명
주 소 서울 종로구 내자동 세양빌딩 (김.장법률사무소)
발 명 자 성 명 나카무라 노리오
주 소 일본 도쿄도 미나토구 고난 4쵸메 1-8 도시바
마쯔시따디스플레이 테크놀로지 컴퍼니, 리미티드 지적재산부
내
발 명 자 성 명 다카하라 히로시
주 소 일본 도쿄도 미나토구 고난 4쵸메 1-8 도시바
마쯔시따디스플레이 테크놀로지 컴퍼니, 리미티드 지적재산부
내
출 원 번 호 10-2006-0119790
발 명 의 명 칭 E.L 표시 장치와 E.L 표시 장치의 구동 방법

이 출원에 대한 심사결과 아래와 같은 거절이유가 있어 특허법 제63조의 규정에 의하여 이를 통지하오니 의견이 있거나 보정이 필요할 경우에는 상기 제출기일까지 의견(답변, 소명)서[특허법시행규칙 별지 제24호 서식] 또는/및 보정서[특허법시행규칙 별지 제9호 서식]를 제출하여 주시기 바랍니다.(상기 제출기일에 대하여 매회 1월 단위로 연장을 신청할 수 있으며, 이 신청에 대하여 별도의 기간연장승인통지는 하지 않습니다.)

[심사결과]

☐ 심사 대상 청구항 : 제1-8항

☐ 이 출원의 거절이유가 있는 부분과 관련 법조항

순번	거절이유가 있는 부분	관련 법조항
1	청구항 제1항, 제7항	특허법 제29조제3항

☐ 특 허 가 능 한 청 구 항 : 제2-6, 8항

※ 위 특허 가능한 청구항은 의견제출통지시점에서의 심사의견이며 추후 변경될 수 있습니다. 이 출원이 특허결정을 받기 위해서는 이 출원에 대해 지적된 거절이유가 모두 해소되어야 합니다.

[구체적인 거절이유]

1. 이 출원의 특허청구범위의 청구항 제1항, 제7항에 기재된 발명은 그 출원한 날전에 한 출원으로서 이 출원후에 출원공개된 2005년 출원 제70439호 (2007제15828호 공보참조)의 출원서에 최초로 첨부한 명세서 또는 도면에 기재된 발명과 아래에 지적하는 바와 같이 동일한 것이므로(이 출원의 발명자가 그 출원 전에 출원한 상기 발명자와 동일하지 않으며 또한 이 출원시 출원인이 그 출원 전에 출원한 상기 특허출원의 출원인과 동일하지 않음) 특허법 제29조제3항의 규정에 의하여 특허를 받을 수 없습니다.

- 아 래 -

본원 심사에 참조한 문헌은 다음과 같습니다.

인용발명 : 대한민국 공개특허공보 제2007-15828호 (2005.08.01 출원,
2007.02.06 공개)

이하에서는 본원발명과 위 인용발명을 대비합니다.

㉠ 본원 청구항 1과 인용발명간 대비

본원 청구항 1의 발명은, EL 소자를 갖는 화소가 매트릭스 형상으로 형성된 EL 표시 장치로서, "소정의 정전류를 발생시키는 정전류 회로와, 계조 전압을 발생시키는 계조 전압 회로를 구비하고, 상기 정전류 회로가 발생하는 상기 정전류는, 소스 신호선을 통해 상기 화소에 공급되고, 상기 계조 전압 회로가 발생하는 상기 계조 전압은 상기 소스 신호선을 통해 상기 화소에 공급되는" 것을 특징으로 하나, 인용발명의 도 9를 보면, 전류공급부(280j)가 본원발명의 정전류 회로와 동일하고, 전압제어부(260j), DAC(250j)가 본원발명의 계조 전압 회로에 대응하여 동일한 구성이고, 인용발명의 데이터선(Dj)가 본원발명의 소스 신호선과 동일하고, 인용발명의 상기 전류공급부, 전압제어부 및 DAC의 출력은 제1버퍼 및 선택부를 거쳐 데이터선에 인가되고 있는 구성이 본원발명과 동일하므로, 본원 청구항 1의 발명은 인용발명에 기재된 발명과 동일합니다.

㉡ 본원 청구항 7과 인용발명간 대비

본원 청구항 7의 발명은, EL 소자를 갖는 화소가 매트릭스 형상으로 형성된 EL 표시 장치로서, "소정의 정전류를 발생시키는 정전류 회로와, 계조 전압을 발생시키는 계조 전압 회로와, 콘덴서와, 상기 화소에 상기 정전류를 공급하는 소스 신호선을 구비하고, 상기 계조 전압은, 상기 콘덴서를 통해 상기 소스 신호선에 인가되는" 것을 특징으로 하는 구성이나, 인용발명의 도 9에 도시된 구성을 보면, 전류공급부(280j)가 본원발명의 정전류 회로와 동일하고, 전압제어부(260j)가 본원발명의 계조 전압 회로에 대응하여 동일한 구성이고, 인용발명의 커패시터(C 내지 16C)가 본원발명의 콘덴서에 대응하고, 전류공급부로부터 전류가 데이터선으로 인가되고 있고, 전압제어부의 출력이 커패시터를 통하여 상기 데이터선으로 인가되고 있는 구성이 본원발명과 동일하므로, 본원 청구항 7의 발명은 인용발명에 기재된 발명과 동일합니다.

따라서, 본원 청구항 1, 7의 발명은, 본원발명의 출원일 전에 출원되고, 본원발명의 출원일 이후에 공개된 인용발명의 명세서 및 도면에 기재된 발명과 동일하므로, 특허법 제29조제3항의 규정에 의거 특허받을 수 없습니다.

[첨 부]

첨부 1 공개특허 제2007-15828호(2007.02.06.) 1부. 끝.

특허청

2007.11.15

정보통신심사본부
영상기기심사팀

심사관

김남인



심사관

김연호



관리자 :	본부장	팀장	파트장
	-	김연호	-

<< 안내 >>

귀하께서는 특허법제47조제2항의 규정에 의하여 특허출원서에 최초로 첨부된 명세서 또는 도면에 기재된 사항의 범위 안에서 명세서 또는 도면을 보정할 수 있음을 알려드립니다.

(참고 : 최후거절이유통지 후 및 특허거절결정에 대한 심판 청구시의 보정은 상기 요건보다 더 엄격한 기준이 적용됨을 알려드립니다)

※ 다만, 2001년 7월 1일 전에 제출된 특허출원의 경우에는 구 특허법(2001.2.3. 법률 제6411호로 개정되기 전의 것) 제47조제2항의 규정에 의하여 특허출원서에 최초로 첨부된 명세서 또는 도면의 요지를 변경하지 아니하는 범위 안에서 명세서 또는 도면을 보정할 수 있습니다.

※ 보정료 납부안내

- 명세서 또는 도면을 보정하기 위하여 명세서등 보정서를 전자문서로 제출할 경우 매건 3,000원, 서면으로 제출할 경우 매건 13,000원의 보정료를 납부하여야 합니다.

- 보정료는 접수번호를 부여받아 이를 납부자번호로 "특허료등의 징수규칙" 별지 제1호서식에 기재하여, 접수번호를 부여받은 날의 다음 날까지 납부하여야 합니다. 다만, 납부일이 공휴일(토요일·무휴일을 포함한다)에 해당하는 경우에는 그날 이후의 첫 번째 근무일까지 납부하여야 합니다.

- 보정료는 국고수납은행(대부분의 시중은행)에 납부하거나, 인터넷지로(www.giro.or.kr)로 납부할 수 있습니다. 다만, 보정서를 우편으로 제출하는 경우에는 보정료에 상응하는 통상환을 동봉하여 제출하시면 특허청에서 납부해드립니다.

※ 서식 또는 절차에 대하여는 특허고객 콜센터(☎1544-8080)로 문의하시기 바라며, 기타 문의사항이 있으시면 ☎042-481-8583(담당심사관 김남인)로 문의하시기 바랍니다.

※ 우 302-701 대전광역시 서구 선사로 139(둔산동 920) 정부대전청사 특허청

Date of Dispatch: 2007.11.15

Due Date: 2008.01.15

OFFICE ACTION

Applicant Name: Toshiba Matsushita Display Technology
Co., Ltd.

Address: 4-1-8, Konan, Minato-Ku, Tokyo, JAPAN

Attorney Name: Soo-kil Chang

Address: Hungkuk Life Insurance Building, 9F 226
Sinmunno 1-ga, Jongno-gu, Seoul (KIM &
CHANG)

Application Number: 10-2006-119790

Title of the Invention: EL DISPLAY APPARATUS AND METHOD FOR
DRIVING EL DISPLAY APPARATUS

Examining the present application, the following reasons
for refusal were found, and you are notified them under the
provisions of Section 63 of the Patent Law. If you want to argue
against them or file an Amendment, please file a Written
Argument [Enforcement Regulations under the Patent Law, annex
format 24] and/or an Amendment [Enforcement Regulations under

the Patent Law, annex format 9] (you may request for an extension of the above-mentioned due date for one month each time, and you are not separately informed of acceptance of due date extension for this request).

[Examination Result]

- Examined Claims: Claims 1 through 8
- Parts of the present application to which reasons for refusal refer and sections of related law

Number	Parts to which reasons for refusal refer	Section of related law
1	Claims 1 and 7	Section 29(3) of Patent Law

- Patentable claims: Claims 2 through 6 and 8

* The above patentable claims are based on the examination result at the time of this notice for submission of argument and may be subject to change hereafter. In order to receive allowance of the present application, all rejections made with respect to the present application need to be overcome.

[Specific reasons for refusal]

1. Since the inventions as recited in claim 1 and 7 of the present application are deemed to be identical to the invention as recited in the specification or drawings as first filed with Patent Application No. 2005-70439 (reference should be made to Publication No. 2007-15828) that has been filed prior to the filing date of the present application and that has been

laid-open thereafter due to the reasons pointed out below (wherein the inventors of the present application are not identical to the inventors of the previously filed application, nor is the applicant of the present application identical to the application of the previously filed patent application), they are unpatentable under the provisions of Article 29(3) of the Patent Law.

Notes

Documents referred to in the examination of the present application are as follows:

- Cited invention: Korean Unexamined Patent Publication No. 2007-15828 (filed on 2005. 08. 01. and laid-open on 2007. 02. 06.)

The present invention will be compared with the above cited invention hereinbelow.

1) Comparison of claim 1 of the present application with the cited invention

While the invention of claim 1 of the present application is characterized in that an EL display apparatus in which pixels having EL elements are formed in a matrix "comprises a constant current circuit which generates a predetermined constant current; and a gradation voltage circuit which generates a

gradation voltage; wherein said constant current generated by said constant current circuit is supplied to said pixels via a source signal line; and said gradation voltage generated by said gradation voltage circuit is supplied to said pixels via said source signal line", it is evident from Fig. 9 of the cited invention that the current supply portion (280j) coincides with the constant current circuit of the present invention, that the voltage control portion (260j) and DAC (250j) correspond and thus coincide with the gradation voltage circuit of the present invention, that the data line (Dj) of the cited invention coincides with the source signal line of the present invention, and that the arrangement of applying outputs of the current supply portion, the voltage control portion, and the DAC of the cited invention to the data line via a first buffer and a selecting portion coincides with that of the present invention, so that the invention of claim 1 of the present application is identical to the invention recited in the cited invention.

2) Comparison of claim 7 of the present application with the cited invention

While the invention of claim 7 of the present application is characterized in that an EL display apparatus in which pixels having EL elements are formed in a matrix "comprises a constant current circuit which generates a predetermined constant current; a gradation voltage circuit which generates a

gradation voltage; a capacitor; and a source signal line which supplies said constant current to said pixel; wherein said gradation voltage is applied to said source signal line via said capacitor", it is evident from Fig. 9 of the cited invention that the current supply portion (280j) coincides with the constant current circuit of the present invention, that the voltage control portion (260j) corresponds and thus coincides with the gradation voltage circuit of the present invention, that the capacitors (C to 16C) of the cited invention corresponds to the capacitor of the present invention, and the arrangement in which a current is applied to the data line from the current supply portion and outputs of the voltage control portion is applied to the data line via the capacitors coincides with that of the present invention, so that the invention of claim 7 of the present application is identical to the invention recited in the cited invention.

Accordingly, since the inventions of claims 1 and 7 of the present application are identical to the invention as recited in the specification and drawings of the cited invention that has been filed prior to the filing date of the present application and that has been laid-open after the filing date of the present application, they are unpatentable under the provisions of Article 29(3) of the Patent Law.

[Appendix]

Appendix 1: KR Publication No. 2007-15828(2007.02.06)

2007.11.15

Patent Office

Information Communication Examination Department

Image Equipment Examination Team

Examiner: Kim Num Ying

Examiner: Kim Yong Ho